

588ВГ2, Н588ВГ2
контроллер запоминающего устройства

Назначение

Микросхема 588ВГ2, Н588ВГ2 – контроллер запоминающего устройства, выполненный на основе планарной КМОП технологии. Микросхема предназначена для согласования интерфейса полупроводникового оперативного запоминающего устройства с интерфейсом магистрали передачи информации.

Обозначение технических условий

- ТУ БКО.347.367-05 ТУ

Диапазон температур

- диапазон рабочих температур от - 60 до + 125 °С

Корпусное исполнение

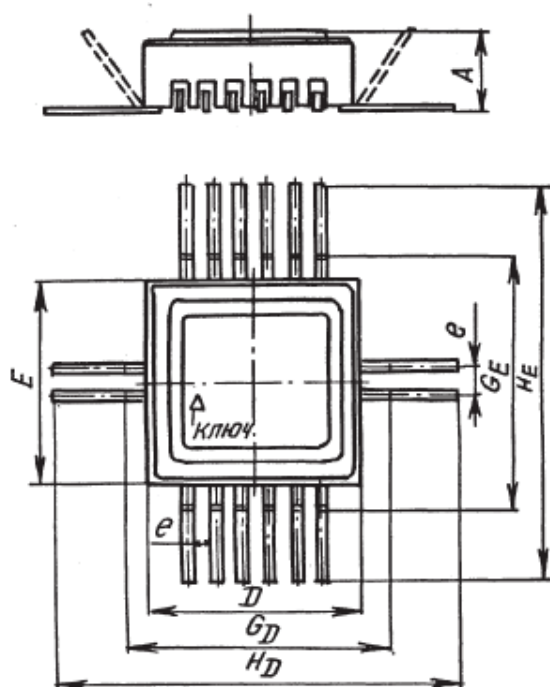
- корпус Н09.18-1В для Н588ВГ2
- корпус 427.18-1 для 588ВГ2

Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	Выход "Ответ устройства" \overline{AN}	№10	Вход "Чтение данных" \overline{RD}
№2	Вход/ выход "Задержка при чтении" DLRD	№11	Вход сигнала "Запись/ Байт" \overline{WR} / BY
№3	Вход "Синхронизация обмена" \overline{SYNA}	№12	Вход сигнала, сравниваемого с AD13, A13
№4	Вход пятнадцатого разряда магистрали адреса данных AD15	№13	Вход сигнала, сравниваемого с AD14, A14
№5	Вход четырнадцатого разряда магистрали адреса данных AD14	№14	Вход сигнала, сравниваемого с AD15, A15
№6	Вход тринадцатого разряда магистрали адреса данных AD13	№15	Выход выборки кристалла для старшего байта $\overline{CS1}$
№7	Вход нулевого разряда магистрали адреса данных AD0	№16	Выход выборки кристалла для младшего байта $\overline{CS0}$
№8	Вход "Запись данных" \overline{WR}	№17	Вход/ Выход "Задержка при записи" DLWR
№9	Общий вывод 0V	№18	Вывод питания от источника напряжения U

Таблица 1. Основные электрические параметры 588ВГ2 и Н588ВГ2 при $T_{\text{окр. среды}} = +25\text{ }^{\circ}\text{C}$

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Выходное напряжение высокого уровня, В, при $U_{\text{CC}} = 5\text{ В} \pm 10\%$, $I_{\text{OH}} = -0,4 \text{ мА}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8)\text{ В}$	U_{OH}	$U_{\text{CC}} - 0,4$	-
Выходное напряжение низкого уровня, В, при $U_{\text{CC}} = 5\text{ В} \pm 10\%$, $I_{\text{OL}} = 0,8\text{ мА}$, $U_{\text{IL}} = 0,8\text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8)\text{ В}$	U_{OL}	-	0,4
Выходной ток низкого уровня, мА, при $U_{\text{CC}} = 5\text{ В} \pm 10\%$, $U_{\text{IL}} = 0,8\text{ В}$, $U_{\text{OL}} = 0,4\text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8)\text{ В}$	I_{OL}		
по выводам 15, 16 по выводу 01		$\frac{3,2}{5,0}$	-
Выходной ток высокого уровня, мА, при $U_{\text{CC}} = 5\text{ В} \pm 10\%$, $U_{\text{IL}} = 0,8\text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8)\text{ В}$, $U_{\text{OH}} = (U_{\text{CC}} - 0,4)\text{ В}$	I_{OH}	$ -0,8 $	-
Входной ток низкого уровня, мкА, при $U_{\text{CC}} = 5\text{ В} \pm 10\%$, $U_{\text{IL}} = 0,8\text{ В}$	I_{IL}	-	$ -1,0 $
Входной ток высокого уровня, мкА, при $U_{\text{CC}} = 5\text{ В} \pm 10\%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8)\text{ В}$	I_{IH}	-	1,0
Выходной ток низкого уровня в состоянии "Выключено", мкА, при $U_{\text{CC}} = 5\text{ В} \pm 10\%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4)\text{ В}$, $U_{\text{OL}} = 0\text{ В}$	I_{OZL}	-	$ -500 $
Ток потребления, мА, при $U_{\text{CC}} = 5\text{ В} \pm 10\%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4)\text{ В}$	I_{CC}	-	0,015
Время задержки распространения сигнала, нс, при $U_{\text{IH}} = (U_{\text{CC}} - 0,4)\text{ В}$, $U_{\text{IL}} = 0,4\text{ В}$, $C_L \leq 100\text{ пФ}$, t_{LH} , $t_{\text{HL}} \leq 30\text{ нс}$ $U_{\text{CC}} = 5\text{ В}$, $U_{\text{CC}} = 5,5\text{ В}$ $U_{\text{CC}} = 4,5\text{ В}$	$t_{\text{P}}(\overline{\text{SYNA}}, \text{HL} - \overline{\text{CS}}, \text{HL})$	$\frac{25}{25}$	$\frac{150}{200}$
Время задержки распространения сигнала, нс, при $U_{\text{CC}} = 5\text{ В} \pm 10\%$, $U_{\text{IL}} = 0,4\text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4)\text{ В}$, $C_L \leq 100\text{ пФ}$, $t_{\text{LH}} = t_{\text{HL}} \leq 30\text{ нс}$	$t_{\text{P}}(\overline{\text{SYNA}}, \text{LH} - \overline{\text{CS}}, \text{LH})$	-	180
	$t_{\text{P}}(\overline{\text{RD}} - \overline{\text{AN}})$	-	130
	$t_{\text{P}}(\overline{\text{WR}} - \overline{\text{AN}})$	-	130
Выходной ток высокого уровня в состоянии "Выключено", мкА, при $U_{\text{CC}} = 5\text{ В} \pm 10\%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4)\text{ В}$, $U_{\text{OH}} = U_{\text{CC}}$	I_{OZH}	-	500



Корпус	мм			
	D_{max}	E_{max}	H_D_{max}	H_E_{max}
H02.14-1B	6,8	6,8	15,20	15,20
H02.14-2B	6,78	6,78	14,58	14,58
H04.16-1B	8,2	7,8	16,60	15,58
H04.16-2B	8,08	7,63	15,58	15,58
H06.24-1B	9,48	7,88	17,38	15,8
H09.18-1B	9,68	9,68	17,58	17,58
H09.28-1B	9,66	9,68	17,68	17,68
H09.28-2B				
H14.42-1B	12,315	12,315	20,215	20,215
H16.48-1B	14,50	14,50	22,7	22,7
H16.48-2B				

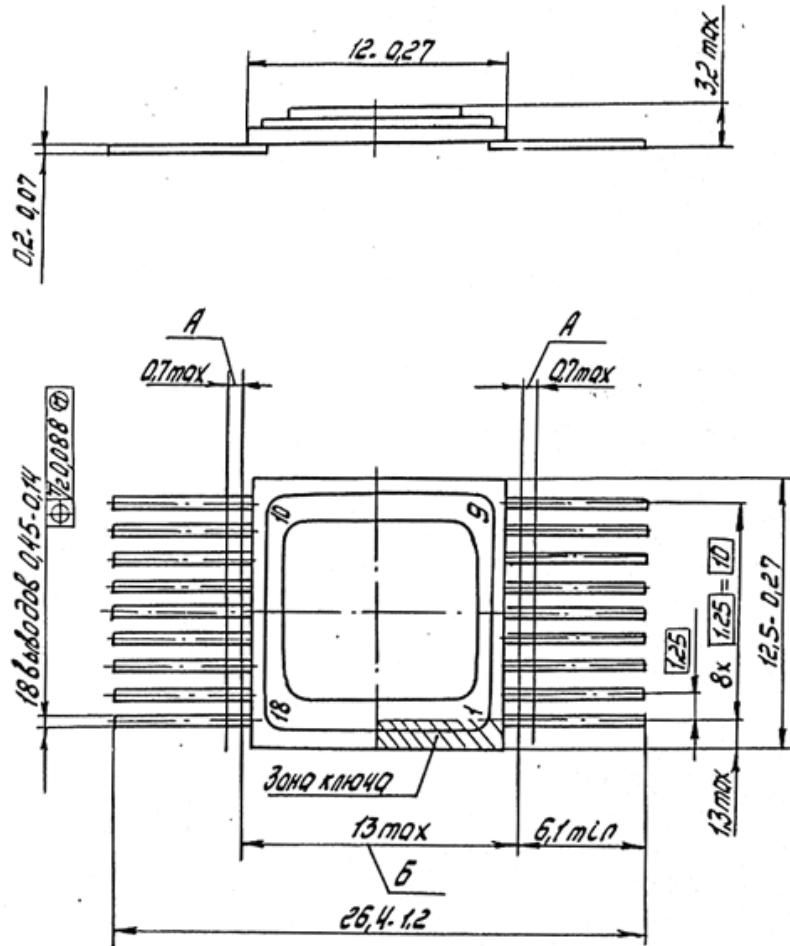
A -- 3,0 мм

e -- 1,0 мм

G_E -- $E_{max} + 1,0$ мм

G_D -- $D_{max} + 1,0$ мм

Рисунок 1. Габаритный чертеж корпуса H09.18-1B



1. А-длина выводов, в пределах которой установлено смещение плоскостей симметрии выводов от номинального расположения.
2. Б-ширина зоны, которая включает действительную ширину микросхемы и часть выводов, непригодную для монтажа.
3. Нумерация выводов показана условно.
4. Наименование изделия: микросхема интегральная в корпусах 427.18-1; 427.18-2; 427.18-1.01; 427.18-1.02; 427.18-1.03; 427.18-2.01; 427.18-2.02; 427.18-2.03; 427.18-7.05; 427.18-1НБ; 427.18-2.01Н; 427.18-2.01НБ.
Габаритный чертёж.

Рисунок 2. Габаритный чертёж корпуса 427.18-1



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>