

537РУ3А**537РУ3Б**оперативное запоминающее устройство
синхронного типа**Назначение**

КМОП микросхема интегральная. Представляет собой оперативное запоминающее устройство синхронного типа. Предназначена для использования в радиоэлектронной аппаратуре специального назначения. Информационная ёмкость 4096 бит. Организация 4096 x 1 бит.

Обозначение технических условий

- БКО.347.243-03 ТУ

Диапазон температур

- диапазон рабочих температур от - 60 до + 85 °С

Корпусное исполнение

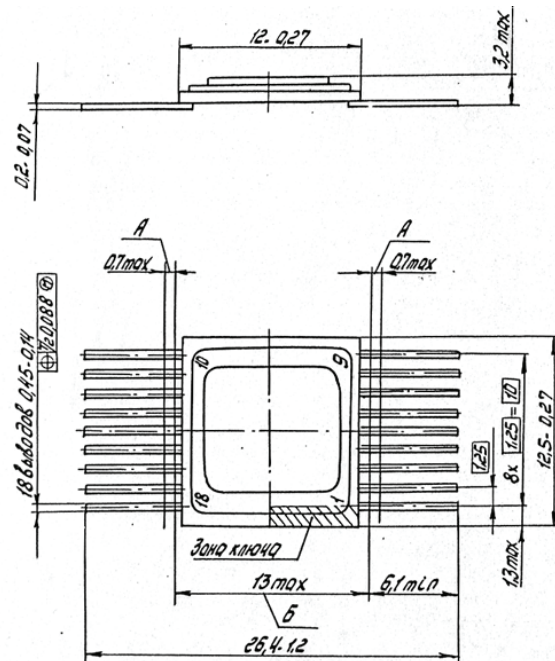
- корпус 427.18-2.03

Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	Вход адресный строки А2	№10	Вход сигнала "выбор микросхемы" CS
№2	Вход адресный строки А3	№11	Вход информационный D1
№3	Вход адресный строки А4	№12	Вход адресный столбца А8
№4	Вход адресный строки А5	№13	Вход адресный столбца А9
№5	Вход адресный столбца А6	№14	Вход адресный столбца А10
№6	Вход адресный столбца А7	№15	Вход адресный строки А0
№7	Выход информационный D0	№16	Вход адресный строки А1
№8	Вход сигнала «запись» WR	№17	Вход адресный столбца А11
№9	Общий вывод OV	№18	Вывод питания от источника напряжения UCC

Таблица 1. Основные электрические параметры 537РУ3А, Б при $T_{окр. среды} = +25\text{ }^\circ\text{C}$

Параметры	Обозначение	Ед. изм.	Режимы измерения	Min	Max
Выходное напряжение низкого уровня	U_{OL}	В	$I_{OL} = 4,8\text{ мА}$ $U_{CC} = 4,5\text{ В}$ $U_{IH} = 2,4\text{ В } U_{IL} = 0,8\text{ В}$	-	0,4
Выходное напряжение высокого уровня	U_{OH}	В	$I_{OH} = -2\text{ мА } U_{CC} = 4,5\text{ В}$ $U_{IH} = 2,4\text{ В } U_{IL} = 0,8\text{ В}$	2,4	-
Напряжение питания в режиме хранения	U_{CCS}	В	$U_I = 0\text{ В } U_{CS} = U_{CC}$	-	2
Ток утечки низкого уровня на входе	I_{LIL}	мкА	$U_{IL} = 0\text{ В } U_{CC} = 5,5\text{ В}$	-	/-1/
Ток утечки высокого уровня на входе	I_{LIH}	мкА	$U_{IH} = 5,5\text{ В}$ $U_{CC} = 5,5\text{ В}$	-	1
Ток утечки высокого уровня на выходе	I_{LOH}	мкА	$U_{CC} = 5,5\text{ В } U_O = 5,5\text{ В}$	-	5
Ток утечки низкого уровня на выходе	I_{LOL}	мкА	$U_{CC} = 5,5\text{ В } U_O = 0\text{ В}$	-	/-5/
Ток потребления в режиме хранения	I_{CCS}	мкА	$U_{IL} = 0\text{ В } U_{IH} = 5,5\text{ В}$ $U_{CC} = 5,5\text{ В}$	-	1
Длительность сигнала записи	$t_{W(WR)}$	нс	$U_{CC} = 5\text{ В} \pm 10\%$ $C_L = 50\text{ пФ}$	-	80
Время установления сигнала выбора относительно сигнала адреса	$t_{SU(A-CS)}$	нс		-	40
Время цикла считывания 537РУ3Б 537РУ3А	$t_{CY(RD)}$	нс	$U_{CC} = 5\text{ В} \pm 10\%$ $U_{IL} = 0$ $C_L = 50\text{ пФ } U_{IH} = 3\text{ В}$		250 350
Время выбора 537РУ3Б 537РУ3А	t_{CS}	нс	$U_{CC} = 5\text{ В} \pm 10\%$ $C_L = 50\text{ пФ}$ $U_{IL} = 0\text{ В } U_{IH} = 3\text{ В}$	-	150 230
Напряжение питания $5\text{ В} \pm 10\%$					


Рисунок 1. Габаритный чертеж корпуса 427.18-2.03



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>