

1623РТ2А**1623РТ2Б**постоянное запоминающее устройство
однократнопрограммируемое**Назначение**

КМОП микросхема интегральная. Представляет собой постоянное запоминающее устройство с возможностью однократного программирования. Предназначена для использования в радиоэлектронной аппаратуре специального назначения.

Зарубежный прототип

- прототип NM6664 фирмы Harris

Особенности

- информационная ёмкость 65 536 бит
- организация 8192 x 8 бит
- категория качества ВП или ОСМ

Обозначение технических условий

- БКО.347.630-02 ТУ

Диапазон температур

- диапазон рабочих температур от - 60 до + 125 °С

Корпусное исполнение

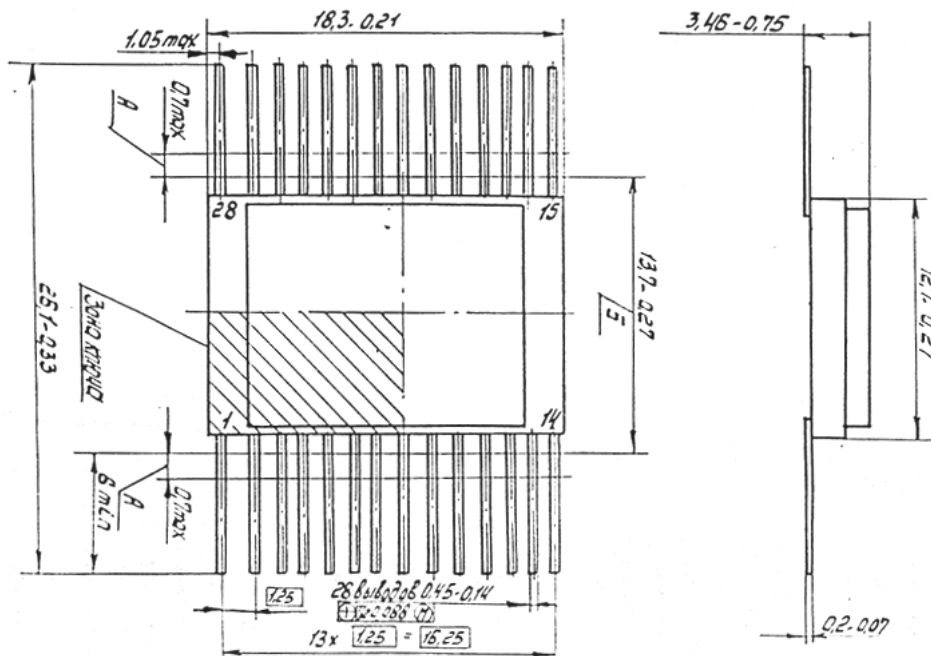
- корпус 4119.28-6

Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	-	№15	Выход информационный D3
№2	Вход адреса A12	№16	Выход информационный D4
№3	Вход адреса A7	№17	Выход информационный D5
№4	Вход адреса A6	№18	Выход информационный D6
№5	Вход адреса A5	№19	Выход информационный D7
№6	Вход адреса A4	№20	Вход выбора микросхем CS
№7	Вход адреса A3	№21	Вход адреса A10
№8	Вход адреса A2	№22	Вход разрешения выхода E0
№9	Вход адреса A1	№23	Вход адреса A11
№10	Вход адреса A0	№24	Вход адреса A9
№11	Выход информационный D0	№25	Вход адреса A8
№12	Выход информационный D1	№26	Вход разрешения выхода E0
№13	Выход информационный D2	№27	Вход разрешения программирования кристалла EPR
№14	Общий вывод OV	№28	Вывод питания от источника напряжения U

Таблица 1. Основные электрические параметры 1623РТ2А, Б при $T_{окр. среды} = + 25\text{ }^{\circ}\text{C}$

Параметры	Обозначение	Ед. изм.	Режимы измерения	Min	Max
Выходное напряжение низкого уровня	U_{OL}	В	$U_{cc}=5V\pm 10\%$ $I_{OL}=3,2\text{mA}$	-	0,4
Выходное напряжение высокого уровня	U_{OH}	В	$U_{cc}=5V\pm 10\%$ $I_{OH}= /-0,8/\text{mA}$ $I_{OH}= /-2/\text{mA}$	$U_{cc}-0,4$ 2,4	- -
Ток утечки низкого уровня на входе	I_{LIL}	мкА	$U_{cc}=5V\pm 10\%$ $U_{IL}=0$	-	/-2/
Ток утечки высокого уровня на входе	I_{LIH}	мкА	$U_{cc}=5V\pm 10\%$ $U_{IH}= U_{cc}$	-	2
Ток утечки низкого уровня на выходе	I_{LOL}	мкА	$U_{cc}=5V\pm 10\%$ $U_{IL}=0,8\text{ В}$ $U_{OI}=0\text{ В}$ $U_{IH}= U_{cc} - 0,8\text{ В}$	-	/-5/
Ток утечки высокого уровня на выходе	I_{LOH}	мкА	$U_{cc}=5V\pm 10\%$ $U_{IL}=0,8\text{ В}$ $U_{OI}= U_{cc}$ $U_{IH}= U_{cc} - 0,8\text{ В}$	-	5
Ток потребления в режиме хранения	I_{CCS}	мкА	$U_{cc}=5V\pm 10\%$ $U_{IL}=0\text{ В}$ $U_{IH}= U_{cc}$	-	40
Динамический ток потребления	I_{CCO}	мА	$U_{cc}=5V\pm 10\%$ $f=2\text{МГц}$	-	50
Коэффициент программируемости	N_{PR}			0,6	-
Выходная ёмкость	C_O	пФ	$U_{cc}=5V\pm 10\%$	-	9
Входная ёмкость	C_I	пФ	$U_{cc}=5V\pm 10\%$	-	6
Время выбора	t_{cs}	нс	$U_{cc}=5V\pm 10\%$ $U_{IH}=0,8\text{ В}$ $C_L\leq 50\text{ пФ}$ $U_{IH}= U_{cc} - U_{IL}$	-	110
1623РТ2А			$t_{LH}\leq 10\text{ нс}$	-	140
1623РТ2Б			$t_{HL}\leq 10\text{ нс}$	-	140


Рисунок 1. Габаритный чертеж корпуса 4119.28-6



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>