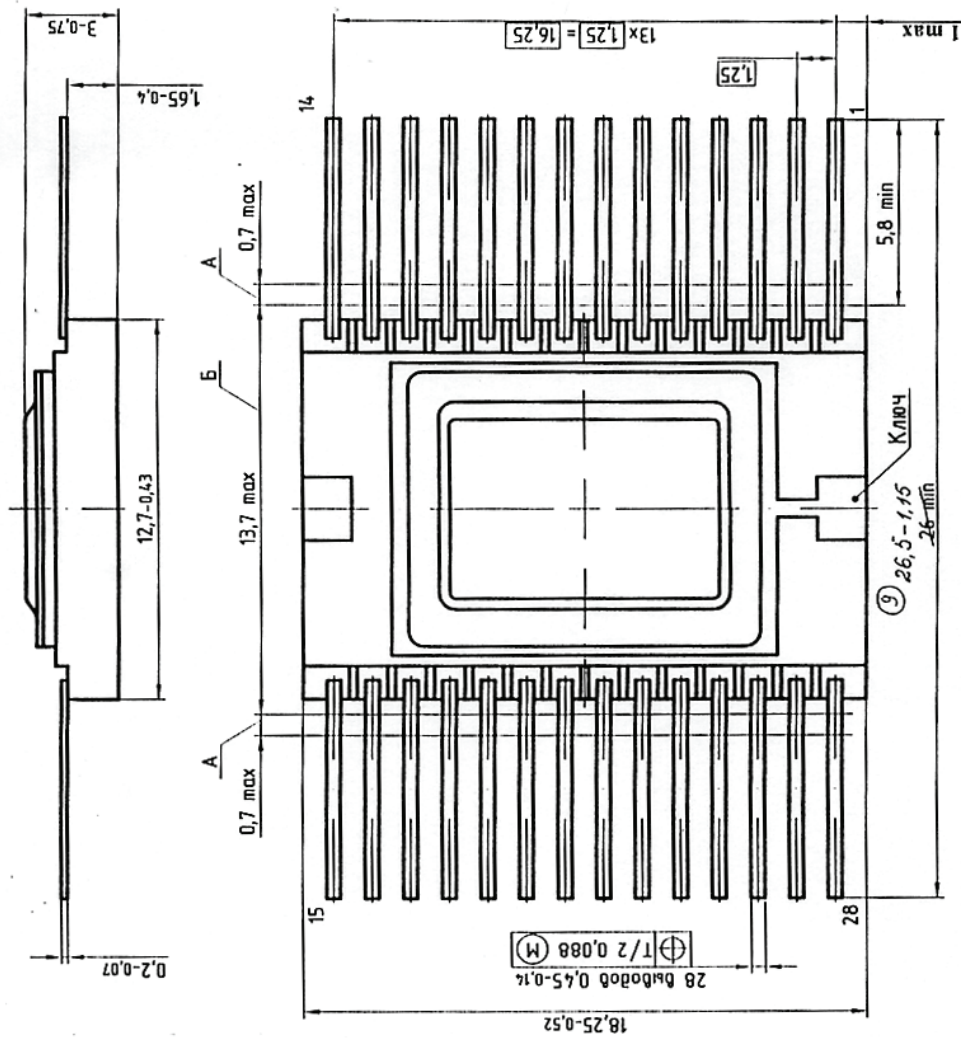
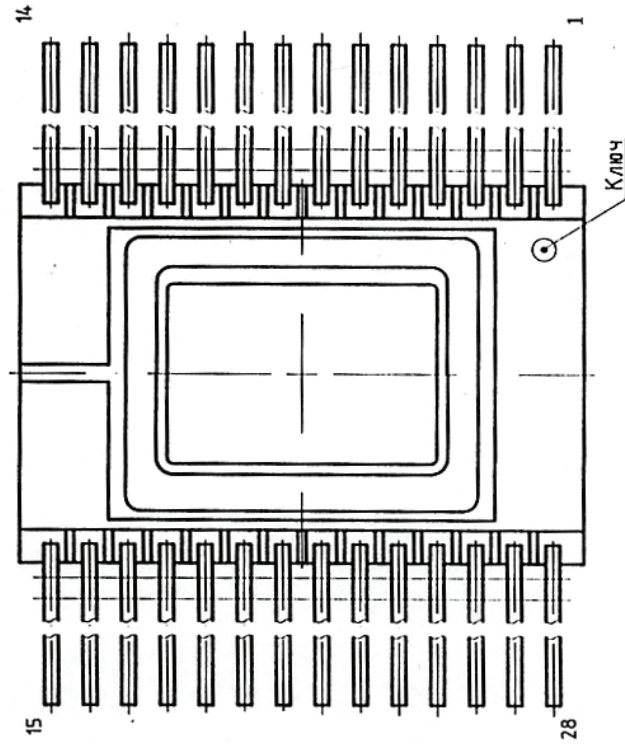


Вариант


1. А - длина выводов, в пределах которой установлено смещение плоскостей симметрии выводов от номинального расположения.
2. Б - ширина зоны, которая включает действительную ширину микросхем и часть выводов, непригодную для монтажа.
3. Нумерация выводов показана условно.
4. Микросхема интегральная в корпусах 4119.28-1, 4119.28-1.01, 4119.28-2, 4119.28-10